

創惟科技股份有限公司

類比IC設計招募需求

- 背景需求：1.熟悉以下領域：LDO/DC-DC/PLL Serdes/ESD & LU (至少一項)
2.具思考分析、獨立解決問題之能力、類比電路設計經驗者尤佳
- 技術需求：1.mixed mode circuit design
2.DC-DC and LDO circuit design
3.PLL & Serdes circuit design
4.ESD, Latch up & I/O circuit design and debug
- 可上班日期：不限
- 上班時間：日班
- 上班地點：高雄市前鎮區復興四路2號
- 工作待遇：面議
- 須提供資料：履歷表
- 聯絡人：歐陽經理

ming.ouyang@genesyslogic.com.tw

創惟科技股份有限公司簡介

創惟科技成立於1997年，在2001年即憑藉優良的企業體質與經營成效，順利於台灣櫃檯買賣中心正式掛牌公開交易(代號：6104)。持續掌握先進的混合訊號技術為創惟科技的企業使命，我們期望成為創新設備開發廠商的最佳高速SerDes技術應用夥伴，並以差異化行銷及優異的研發成果作為成長模式，進一步協助客戶達成涵蓋各市場區隔的目標策略。